



Herstellereklärung

Priorisierung von Wirkleistungsvorgaben im STP 110-60

Diese Erklärung dient als Nachweis der korrekten Priorisierung von Wirkleistungsvorgaben im Rahmen der Anlagenzertifizierung nach VDE-AR-N 4110 bzw. VDE-AR-N 4120 für den SMA Wechselrichter Sunny Tripower CORE2 (STP 110-60), wie in der FNN-FAQ zur TAR-Mittelspannung zum Abschnitt 8.1 ab dem 01.10.24 gefordert.

Die Anforderungen in den technischen Anwendungsregeln für die Mittelspannung (VDE-AR-N 4110) und die Hochspannung (VDE-AR-N 4120) bestehen darin, dass auf Anlagenebene folgende Priorisierung (in absteigender Reihenfolge) einzuhalten ist:

1. Vorgaben an das Netzsicherheitsmanagement durch den Netzbetreiber
2. Einhaltung der Anforderungen an das Verhalten bei Über- und Unterfrequenz
3. Marktgetriebene Vorgaben, z. B. Leistungsvorgabe durch einen Direktvermarkter

Der STP 110-60 kann die Anforderungen an das Verhalten bei Über- und Unterfrequenz (P(f)-Kennlinie) einhalten. Das Gerät hat einen Eingang für die Verarbeitung einer externen Wirkleistungsbegrenzung. Der Wechselrichter setzt jeweils das Minimum aus der P(f)-Kennlinie und der externen Sollwertvorgabe um. Dies ist bei der Umsetzung der Priorisierung auf Anlagenebene (durch Einsatz einer geeigneten Anlagenregelung) zu berücksichtigen.

Die SMA Solar Technology AG hat die o.g. Anforderungen der TAR Mittel- und Hochspannung in ihren Anlagenreglern berücksichtigt. Die Umsetzung der Anforderungen bzgl. der Priorisierung auf Anlagenebene erfordert die korrekte Abstimmung der Einstellungen in den Wechselrichtern und dem Anlagenregler, insbesondere wenn nicht alle o. g. Funktionen im Anlagenregler, sondern teilweise im Wechselrichter umgesetzt werden. Details dazu werden in separaten Technischen Informationen ausgeführt, z. B. in Kapitel 5.2 der Technischen Information [NELEV-GG10-CORE2-EDMM-TI-de-10](#).

Niestetal, 27.09.2024

SMA Solar Technology AG

A handwritten signature in blue ink, appearing to read "i.V. Sven Bremicker".

i.V. Sven Bremicker

Senior Vice President Platform Development